

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



(43) Internationales Veröffentlichungsdatum  
16. Juni 2005 (16.06.2005)

PCT

(10) Internationale Veröffentlichungsnummer  
**WO 2005/055069 A2**

(51) Internationale Patentklassifikation<sup>7</sup>: **G06F 13/40**

(21) Internationales Aktenzeichen: PCT/EP2004/053009

(22) Internationales Anmeldedatum:  
19. November 2004 (19.11.2004)

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:  
103 56 127.7 2. Dezember 2003 (02.12.2003) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von  
US): **ROBERT BOSCH GMBH** [DE/DE]; Postfach 30 02  
20, 70442 Stuttgart (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): **LIETZ, Stephan**

[DE/DE]; Lucas-Cranach-Weg 7, 31162 Bad Salzdetfurth  
(DE). **EYMANN, Thomas** [DE/DE]; Einumer Str. 18,  
31135 Hildesheim (DE). **KUNZE, Christoph** [DE/DE];  
An Der Bahn 10 A, 31079 Sibbesse (DE).

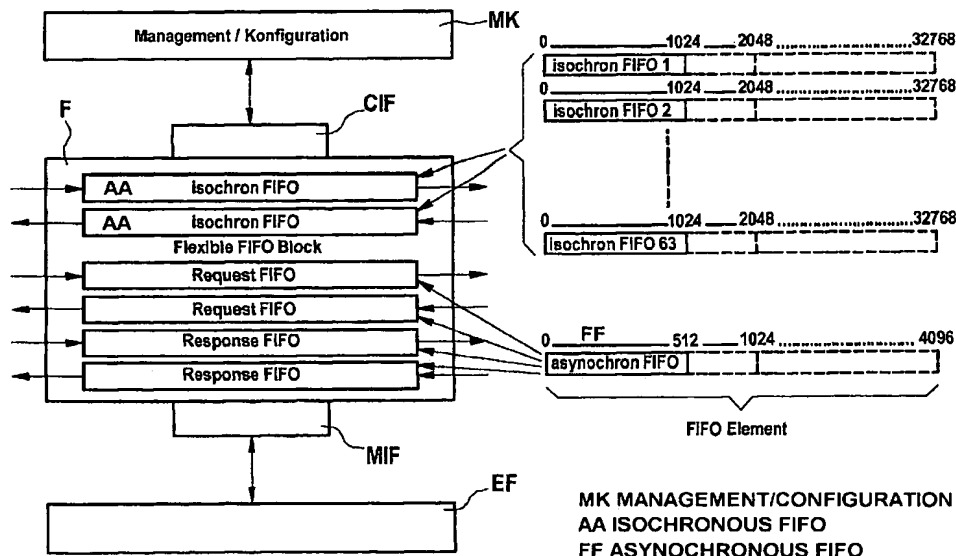
(74) Gemeinsamer Vertreter: **ROBERT BOSCH GMBH**;  
Postfach 30 02 20, 70442 Stuttgart (DE).

(81) Bestimmungsstaaten (soweit nicht anders angegeben, für  
jede verfügbare nationale Schutzrechtsart): AE, AG, AI,  
AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH,  
CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI,  
GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE,  
KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD,  
MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG,  
PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM,  
TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM,  
ZW.

[Fortsetzung auf der nächsten Seite]

(54) Title: MEMORY CONTROL DEVICE

(54) Bezeichnung: EINRICHTUNG ZUR STEUERUNG EINES SPEICHERS



(57) **Abstract:** According to the invention, a memory (F) mounted in an internetwork bridge is divided into several memory areas for different types of data, wherein said memory areas are designed in such a way that they are configurable independently from each other and means (MK) is used for pre-adjusting the individual memory areas and for dynamically modifying the sizes of the individual memory areas and/ or the number of individual memory areas which can be assigned to different types of data.

[Fortsetzung auf der nächsten Seite]

WO 2005/055069 A2